

## CONCURSO PARA ATRIBUIÇÃO DE BOLSA(S)

### Cargo/posição/bolsa:

|                             |   |
|-----------------------------|---|
| <b>Referência:</b>          | AE2017-0325 (SMILES-5 - CSIG)<br>INESC TEC - Instituto de Engenharia de Sistemas e Computadores, Tecnologia e Ciência |
| <b>Cargo/posição/bolsa:</b> | Pós-Doutoramento (BPD)  |
| <b>Localidade:</b>          | Porto   |
| <b>Área científica:</b>     | Genérica: COMPUTER SCIENCE<br>Específica: Computer Systems  |

### Resumo do anúncio:

**O INESC TEC abre concurso para a atribuição de 1 Bolsa(s) de Pós-Doutoramento .**

|                               |   |
|-------------------------------|---|
| <b>Projeto:</b>               | TEC4Growth - RL SMILES - Smart, Mobile, Intelligent and Large scale Sensing and analytics<br>(NORTE-01-0145-FEDER-000020)   |
| <b>Orientador Científico:</b> | João Paiva Cardoso  |
| <b>Duração da bolsa:</b>      | de 2018-01-01 a 2018-06-30 (6) . A bolsa poderá ser renovada por períodos adicionais até ao limite máximo de vigência do projeto ou de duração da bolsa no âmbito do qual foi selecionado, ou de outro projeto, desde que enquadrado total ou parcialmente na área de trabalho do presente concurso e que contribua de forma coerente para a formação em curso. |
| <b>Local de trabalho:</b>     | INESC TEC, Porto, Portugal  |

### Texto do anúncio:

**Área de trabalho:** Computação Embebida de Alto Desempenho

**Descrição do Trabalho:** O trabalho a ser feito está relacionado com a análise, desenvolvimento e integração de técnicas que mapeiem computações em código escrito em linguagens de alto nível (e.g., MATLAB, C) para arquiteturas com múltiplos CPUs multicore. Pretende-se explorar otimizações de compiladores (e.g., phase ordering e flag selection) e identificar estratégias de paralelização via OpenMP tendo em conta tempos de execução e consumo de energia.

**Objetivos:** - I&D de técnicas para phase ordering e flag selection no âmbito dos compiladores GCC e LLVM. - Identificação de estratégias de paralelização via OpenMP e especificação das mesmas em LARA de forma a poderem ser aplicadas automaticamente com o compilador MATISSE. - Teste e avaliação das técnicas propostas.

|                                 |   |
|---------------------------------|---|
| <b>Habilitações académicas:</b> | Doutoramento Eng. Informática, Engenharia Electrotécnica e Computadores, ou Ciências Computação   |
| <b>Requisitos mínimos:</b>      | Tese de doutoramento relacionada com compiladores e otimizações de código; Pelo menos 2 publicações em conferências/workshops de nível de topo na área científica de compiladores; 2 artigos revista  |
| <b>Fatores de preferência:</b>  | - Conhecimentos de MATLAB/Octave - Conhecimentos acerca de compiladores e compilação source-to-source, sobretudo de MATLAB para C; - Conhecimentos e exp. paralelização de aplicações via OpenMP;   |
| <b>Valor mensal da bolsa:</b>   | €1495,00 conforme tabela de valores das bolsas atribuídas diretamente pela FCT, pago por transferência bancária, podendo o bolsheiro auferir remunerações adicionais, na sequência de um processo de avaliação trimestral (Artºs 12º e 13º do Regulamento de Bolsas do INESC TEC e Anexo II), até um limite máximo de 50% do valor mensal da bolsa. |

|                               |  |
|-------------------------------|--|
| <b>Duração do Projeto:</b>    | 2015-07-01 a 2018-06-30  |
| <b>Entidade Financiadora:</b> | CCDRN, financiado pelo Fundo Europeu de Desenvolvimento Regional (FEDER) através do Programa Operacional Regional Norte (Norte 2020) NORTE-01-0145-FEDER-000020. |

A contratação será regida pelo estipulado na legislação em vigor relativa ao [Estatuto do Bolseiro de Investigação](#), aprovado pela Lei nº 40/2004, de 18 de Agosto, alterado e republicado pelo Decreto-Lei nº 202/2012, de 27 de agosto e alterado pelo Decreto-Lei nº 233/2012, de 29 de outubro e pela Lei nº 12/2013, de 29 de janeiro, e Decreto-Lei nº 89/2013 de 9 de julho, bem como pelo [Regulamento de Bolsas INESC TEC](#), aprovado pela Fundação para a Ciência e a Tecnologia em 12 de janeiro de 2011 e pelo Regulamento de Bolsas de Investigação da FCT em vigor.

Para mais informações consultar o [Regulamento de Bolsas INESC TEC](#) e respetivos anexos em [www.inesctec.pt/bolsas](http://www.inesctec.pt/bolsas)

|                                    |   |
|------------------------------------|---|
| <b>Métodos de avaliação:</b>       | Avaliação curricular baseada nos critérios referidos no Art.º 7º do <a href="#">Regulamento de Bolsas INESC TEC</a> e incluirá entrevista individual na fase final do processo de seleção, com a respetiva valoração 70% avaliação curricular (30% Curriculum, 20% Domínios científicos e 20% Experiência) e 30% Entrevista. Só serão chamados para a entrevista os candidatos que obtiverem no mínimo 70% na avaliação curricular (CV + Domínio Científico + Experiência). |
| <b>Júri de Seleção:</b>            | Presidente do Júri: Prof. João Paiva Cardoso;<br>Vogal Efetivo: Prof. João Bispo;<br>Vogal Suplente: Prof. Hamid Arabnejad;   |
| <b>Notificação dos resultados:</b> | Os resultados do processo de seleção serão divulgados aos interessados por correio eletrónico, nos termos referidos no Artº 8º do <a href="#">Regulamento de Bolsas INESC TEC</a> .   |
| <b>Período de candidatura:</b>     | De 2017-12-06 a 2017-12-21  |

**Submissão candidaturas:** Preenchimento de formulário eletrónico [www.inesctec.pt](http://www.inesctec.pt) na secção [SEJA NOSSO COLABORADOR](#), anexando Curriculum Vitae, certificado de habilitações ou outros documentos comprovativos relevantes para a apreciação final.