

CONCURSO PARA ATRIBUIÇÃO DE BOLSA(S)

Cargo/posição/bolsa:

| | |
|-----------------------------|---|
| Referência: | AE2017-0324 (SMILES-5 - CSIG) INESC TEC - Instituto de Engenharia de Sistemas e Computadores, Tecnologia e Ciência |
| Cargo/posição/bolsa: | Investigação (BI) |
| Localidade: | Porto |
| Área científica: | Genérica: COMPUTER SCIENCE Específica: Computer Systems |

Resumo do anúncio:

O INESC TEC abre concurso para a atribuição de 1 Bolsa(s) de Investigação para Licenciado .

| | |
|-------------------------------|---|
| Projeto: | TEC4Growth - RL SMILES - Smart, Mobile, Intelligent and Large scale Sensing and analytics (NORTE-01-0145-FEDER-000020) |
| Orientador Científico: | João Paiva Cardoso |
| Duração da bolsa: | de 2018-01-01 a 2018-06-30 (6) . A bolsa poderá ser renovada por períodos adicionais até ao limite máximo de vigência do projeto ou de duração da bolsa no âmbito do qual foi selecionado, ou de outro projeto, desde que enquadrado total ou parcialmente na área de trabalho do presente concurso e que contribua de forma coerente para a formação em curso. |
| Local de trabalho: | INESC TEC, Porto, Portugal |

Texto do anúncio:

| | |
|-------------------------------|--|
| Área de trabalho: | Compilação para FPGAs |
| Descrição do Trabalho: | O trabalho a ser feito está relacionado com o mapeamento em FPGAs de aplicações baseadas em streaming de dados. |
| Objetivos: | - I&D de técnicas para mapear computações orientadas por streams de dados em FPGAs. - Identificação de otimizações para melhorar o mapeamento de computações em FPGAs. - Teste e avaliação das técnicas propostas com casos de estudo. |

| | |
|---------------------------------|---|
| Habilitações académicas: | Licenciatura em Engenharia Eletrotécnica e de Computadores |
| Requisitos mínimos: | - Experiência com FPGAs e ferramentas de desenvolvimento da Xilinx; - Nota de licenciatura superior a 16 valores; |
| Fatores de preferência: | - Conhecimentos acerca síntese alto nível; - Conhecimentos e exp. a nível desenv. sist. digitais em FPGAs (ex Xilinx); - Conhecimento e exp. programação C/C++ e/ou Java. |
| Valor mensal da bolsa: | €745,00 (Licenciatura) conforme tabela de valores das bolsas atribuídas diretamente pela FCT, pago por transferência bancária, podendo o bolsheiro auferir remunerações adicionais, na sequência de um processo de avaliação trimestral (Art's 12º e 13º do Regulamento de Bolsas do INESC TEC e Anexo II), até um limite máximo de 50% do valor mensal da bolsa. |

| | |
|---|--|
| Duração do Projeto: | 2015-07-01 a 2018-06-30 |
| Entidade Financiadora: | CCDRN, financiado pelo Fundo Europeu de Desenvolvimento Regional (FEDER) através do Programa Operacional Regional Norte (Norte 2020) NORTE-01-0145-FEDER-000020. |
| A contratação será regida pelo estipulado na legislação em vigor relativa ao Estatuto do Bolsheiro de Investigação , aprovado pela Lei nº 40/2004, de 18 de Agosto, alterado e republicado pelo Decreto-Lei nº 202/2012, de 27 de agosto e alterado pelo Decreto-Lei nº 233/2012, de 29 de outubro e pela Lei nº 12/2013, de 29 de janeiro, e Decreto-Lei nº 89/2013 de 9 de julho, bem como pelo Regulamento de Bolsas INESC TEC , aprovado pela Fundação para a Ciência e a Tecnologia em 12 de janeiro de 2011 e pelo Regulamento de Bolsas de Investigação da FCT em vigor. | |
| Para mais informações consultar o Regulamento de Bolsas INESC TEC e respetivos anexos em www.inesctec.pt/bolsas | |

| | |
|------------------------------------|---|
| Métodos de avaliação: | Avaliação curricular baseada nos critérios referidos no Art.º 7º do Regulamento de Bolsas INESC TEC e incluirá entrevista individual na fase final do processo de seleção, com a respetiva valoração 70% avaliação curricular (40% Curriculum, 20% Domínios científicos e 10% Experiência) e 30% Entrevista. Só serão chamados para a entrevista os candidatos que obtiverem no mínimo 70% na avaliação curricular (CV + Domínio Científico + Experiência). |
| Júri de Seleção: | Presidente do Júri: Prof. João Paiva Cardoso; Vogal Efetivo: Prof. Nuno Miguel Paulino; Vogal Suplente: Prof. João Bispo; |
| Notificação dos resultados: | Os resultados do processo de seleção serão divulgados aos interessados por correio eletrónico, nos termos referidos no Artº 8º do Regulamento de Bolsas INESC TEC . |
| Período de candidatura: | De 2017-12-06 a 2017-12-21 |
| Submissão candidaturas: | Preenchimento de formulário eletrónico em www.inesctec.pt na secção SEJA NOSSO COLABORADOR , anexando Curriculum Vitae, certificado de habilitações ou outros documentos comprovativos relevantes para a apreciação final. |